

تقنية التحكم المبرمج

الدوائر المنطقية

Logic Circuits

الجدارة: التعرف على الدوائر المنطقية وكيفية استخدامها لتمثيل بعض دوائر التحكم

الأهداف: عند الانتهاء من دراسة هذه الوحدة يتمكن المتدرب بإذن الله من:

١. استنتاج جدول الحقيقة للدوائر المنطقية
٢. كتابة المعادلات المنطقية
٣. تمثيل دوائر التحكم باستخدام المعادلات والدوائر المنطقية

الوقت المتوقع: ٤ ساعات

متطلبات الجدارة: الدوائر الكهربائية - ٢

الوحدة الثانية : الدوائر المنطقية Logic Circuits

يتكون جهاز التحكم المبرمج من مجموعة كبيرة من الدوائر الكهربائية الإلكترونية موصولة مع بعضها البعض في مجموعات تسمى الدوائر المنطقية أو البوابات المنطقية وهي التي تقوم بعمليات تخزين ونقل ومسح المعلومات داخل جهاز التحكم المبرمج . وتقوم أيضاً هذه الدوائر بجميع العمليات الحسابية من جمع وضرب وطرح وقسمه وجميع العمليات المنطقية مثل المقارنات والتساوي وعدم التساوي .

وعناصر الدوائر المنطقية لها حالة واحدة من حالتي التشغيل فإذا أن تكون حالة التشغيل ON وفيها تسمح بمرور المعلومة وتسمى هذه الحالة بالحالة الحقيقة ويعطى لها الرمز المنطقي "1" . أو تكون حالة عدم التشغيل OFF وفيها تكون الدائرة مفتوحة أي لا تسمح بمرور المعلومة وتسمى هذه الحالة بالحالة غير الحقيقة ويعطى لها الرمز المنطقي "0" أي أنه يمكن اعتبار بوابة المنطق عبارة عن دائرة كهربائية لها أكثر من دخل INPUT وخرج واحد OUTPUT والدخل والخرج لها قيمتان فقط وهما صفر أو واحد (0,1) وحيث أن الدخل يأخذ إحدى القيمتين "0" أو "1" فقط فإن الاحتمالات التي يمكن أن يكون عليها الدخل تكون 2^n حالة حيث n هي عدد الدخل . فإذا كان عدد الدخل اثنان فقط A وB فإن عدد الاحتمالات يكون $2^2 = 4$ ويمكن كتابتها في جدول كالتالي

A	B
0	0
0	1
1	0
1	1

الجدول (2-1)

الاحتمالات الممكنة عندما يكون عدد المدخل (2)

وبالمثل إذا كان عدد الدخل 3 (C و B و A) فإن عدد الاحتمالات يكون $2^3 = 8$

A	B	C
0	0	0
0	0	1
0	1	0
0	1	1
1	0	0
1	0	1
1	1	0
1	1	1

جدول (2-2)

الاحتمالات الممكنة عندما يكون عدد المدخل (3) ثلاثة

ويوجد أنواع مختلفة من بوابات المنطق وأهمها البوابات الأساسية بوابة (و) AND وبوابة (أو) OR وبوابة النفي NOT.

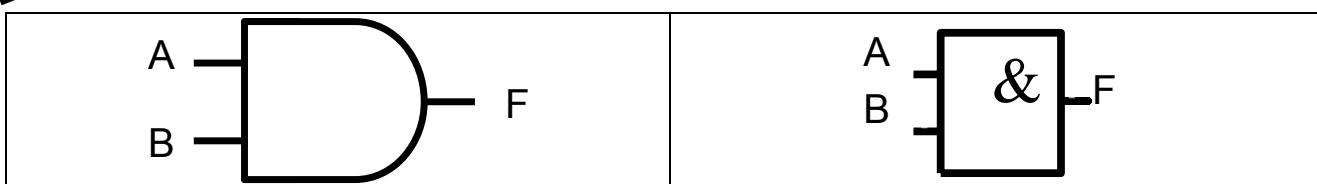
٢ - ١ البوابات الأساسية

٢ - ١ - ١ البوابة المنطقية (و) AND GATE

يرمز إلى هذه البوابة المنطقية بأحد الرموزين الموضعين في الشكل (2-1) ويلاحظ من الشكل أن هذه البوابة لها أكثر من دخل ولها خرج واحد . ويرمز لخرج البوابة بالحرف F بينما يرمز للدخلين بالرموز A و B والبوابة المنطقية (و) يتم التعبير عنها جبرياً بالمعادلة الآتية :

$F = A \cdot B$	(2-1)
-----------------	-------

أي أن هذه البوابة تمثل عملية ضرب الدخلين .



الشكل (2-1)

دائرة AND بمدخلين

ويلاحظ أنه يوجد عدد $2^2 = 4$ احتمال للدخل وعلى ضوء قيمة هذا الاحتمال تتحدد قيمة الخرج بواسطة المعادلة الجبرية للبوابة المستخدمة .

واحتمالات الدخل وقيمة الخرج المترافق لكل احتمال يمكن وضعها في جدول يسمى جدول الحقيقة (TRUTH TABLE) وفي حالة البوابة (و) AND يمكن كتابة جدول الحقيقة كما في جدول (2-3)

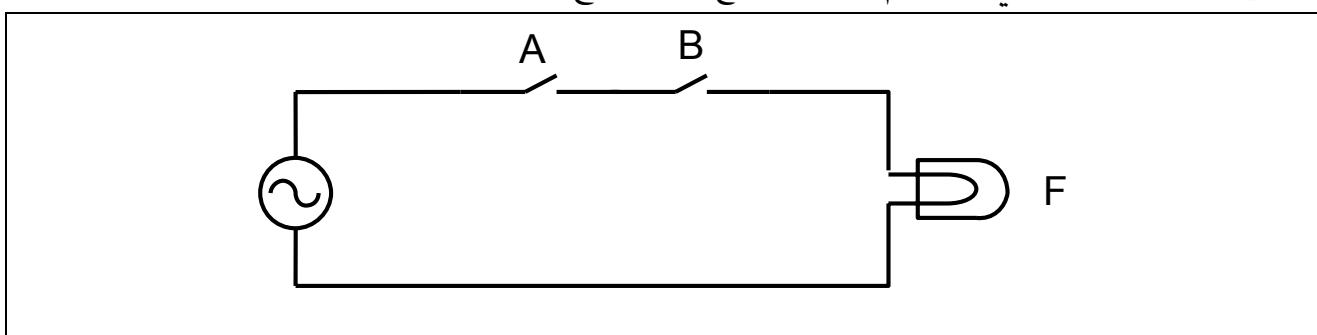
A	B	F
0	0	0
0	1	0
1	0	0
1	1	1

الجدول (2-3)

جدول الحقيقة لبوابة AND بمدخلين ومخرج واحد

ومن جدول الحقيقة نجد أن الخرج F يأخذ القيمة "1" في حالة وجود الدخلين "A = 1" ، "B = 1" ويأخذ الخرج القيمة "0" في كل الاحتمالات الأخرى .

ويمكن تمثيل البوابة " و " بواسطة دائرة بسيطة الشكل (2-2) حيث تم تمثيل الدخل بواسطة المفتاحين A و B على التوالي بينما تم تمثيل الخرج F بمصباح



الشكل (2-2)

تمثيل البوابة AND بدائرة كهربائية

وفي هذا الشكل نجد أن الخرج يكون موجوداً ويساوي "1" أي أن المصباح يضيء في حالة واحدة فقط عندما يكون المفاتيح A و B في الحالة ON ولا تضيء في أي حالة أخرى . ويمكن أن يكون دخل البوابة " و " اثنان أو ثلاثة أو أكثر ويكون الخرج "1" في حالة ما إذا كانت جميع المدخلات في حالة ON أي متساوية "1" ويكون الخرج "0" إذا كان هناك أي دخل للبوابة قيمته 0". الشكل (2-3) يبين رمز بوابة منطقية AND " و " بثلاثة مدخلات وخرج واحد .



الشكل (2-3)

بوابة AND بثلاثة مدخل وخرج واحد

وجدول الحقيقة لهذه البوابة هو :

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

الجدول (2-4)

جدول الحقيقة لبوابة AND بثلاثة مدخل وخرج واحد

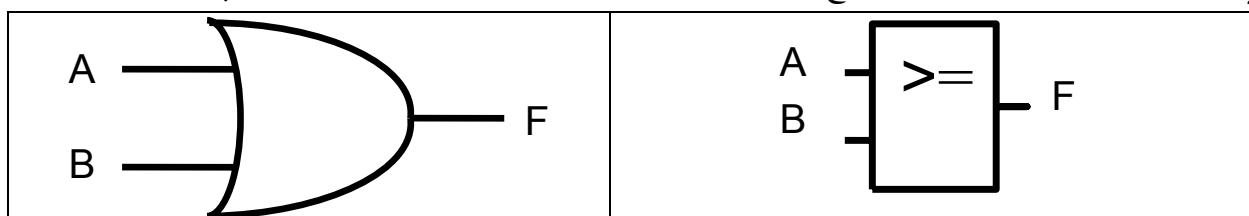
من جدول الحقيقة نستنتج أن خرج البوابة المنطقية "و" يكون "1" إذا كانت جميع المدخلات "1" ولذلك سميت ببوابة "و" وخرجها يكون "0" إذا كان هناك أي دخل للبوابة قيمته "0".

- ١ - ٢ البوابة المنطقية "أو" OR GATE

يرمز إلى هذه البوابة المنطقية بأحد الرموز المبين في الشكل (2-4) ويلاحظ في هذا الشكل أن هذه البوابة لها أكثر من دخل ولها خرج واحد . ويرمز لخرج البوابة F بينما للدخلين بالحروف A,B والبوابة OR أو يتم التعبير عنها جرياً بالمعادلة الآتية :

$$F = A + B \quad (2-2)$$

أي أن هذه البوابة تمثل عملية جمع المدخل، ويمثل جدول (2-5) جدول الحقيقة لهذه البوابة المنطقية



الشكل (2-4)

بوابة OR بمدخلين

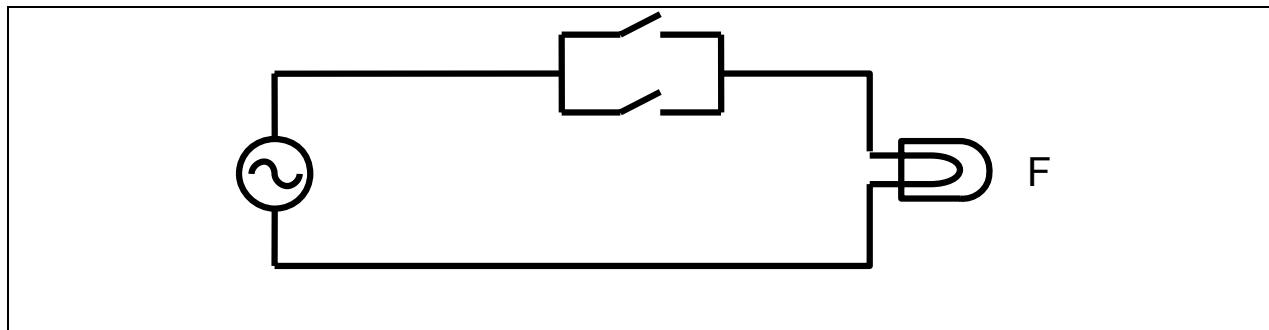
A	B	F
0	0	0
0	1	1
1	0	1
1	1	1

الجدول (2-5)

جدول الحقيقة لبوابة AND بمدخلين ومخرج واحد

من جدول الحقيقة نجد أن الخرج F يأخذ القيمة "1" في حالة وجود دخل واحد أو أكثر في حالة ON أي حالة "1". ويمكن تمثيل البوابة "و" بواسطة دائرة بسيطة الشكل (2-5) حيث تم تمثيل الدخل بواسطة المفاتيح A و B على التوازي بينما تم تمثيل الخرج F بمصباح، ويتبين من هذا الشكل أن الخرج

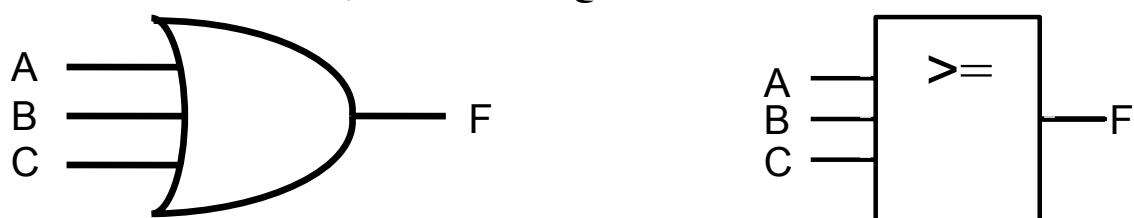
يكون موجوداً ويساوي "1" أي أن المصباح يضيء في حالة وجود أي من المفاتيح A أو B أو A و B معاً في حالة ON



شكل (2-5)

تمثيل البوابة OR بدائرة كهربائية

ويمكن أن يكون دخل البوابة "أو" اثنان أو ثلاثة أو أكثر ويكون الخرج "1" في حالة وجود دخل واحد أو أكثر في الحالة "1" ويكون الخرج "0" في حالة عدم وجود أي دخل. الشكل (2-6) يبين رمز بوابة منطقية (أو) بثلاثة مداخل والجدول (2-6) يوضح جدول الحقيقة لهذه البوابة



الشكل (2-6)

بوابة OR بثلاثة مدخل وخرج واحد

A	B	C	F
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1

1	0	1	1
1	1	0	1
1	1	1	1

الجدول (2-6)

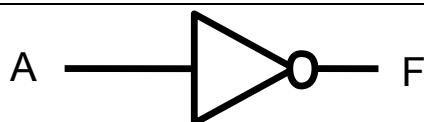
جدول الحقيقة لبوابة OR بثلاثة مداخل ومخرج واحد

- ١ - ٣ بوابة النفي أو البوابة المعاكسة NOT GATE

يرمز إلى هذه البوابة المنطقية بالرمز المبين في الشكل (2-7) ويلاحظ في هذا الشكل أن هذه البوابة المنطقية لها دخل واحد وخرج واحد وتقوم هذه الدائرة بعكس إشارة الدخل أي إذا كان الدخل "1" يكون الخرج "0" والعكس صحيح . ويتم التعبير عن هذه الدائرة المنطقية جبرياً بالمعادلة الآتية :

$$F = \bar{A}$$

(2-3)

ويمثل \bar{A} معكوس A وينطق (A بار) ويمثل الجدول (2-7) جدول الحقيقة لهذه البوابة المنطقية .

الشكل (2-7)

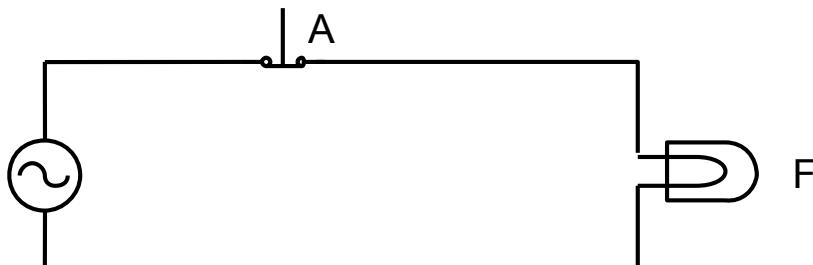
البوابة OR

A	F
0	1
1	0

الجدول (2-7)

جدول الحقيقة لبوابة NOT

ويمكن تمثيل البوابة "النفي" بواسطة دائرة بسيطة الشكل (2-8) حيث تم تمثيل الدخل A بواسطة مفتاح مغلق (معكوس) أي أن الخرج F الممثل بمصباح ويكون موجوداً ويساوي "1" أي أن المصباح يضيء حينما يكون الدخل A مساوياً للصفر والعكس صحيح.

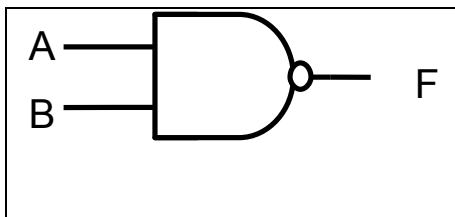


(الشكل 2-8)

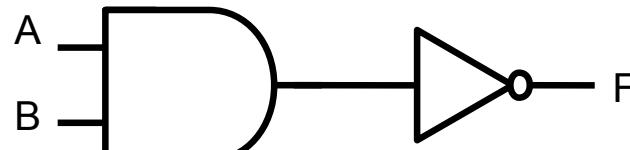
تمثيل البوابة NOT بدائرة كهربائية

٢ - ٢ البوابات المنطقية الأخرى**٢ - ٢ - ١ البوابة المنطقية نفي الوصل "نفي" و "NAND GATE"**

تسمى هذه البوابة في بعض الأحيان NOT AND حيث إنها تتكون من البوابة المنطقية "AND" تليها بوابة النفي NOT كما هو موضح في الشكل (2-9). ويرمز لهذه البوابة المنطقية بالشكل المبين (2-10).



دائرة NAND



الشكل (2-9)

رمز لبوابة NAND

مكونة من بوابة AND متصلة ببوابة NOT

ومن الشكل يتضح أن البوابة المنطقية NAND لها أكثر من دخل A وB ولها خرج واحد F ويتم التعبير عن ذلك جبرياً بالمعادلة (2-4) وتقرأ $F = \overline{A \cdot B}$ ، ويمثل الجدول (2-7) جدول الحقيقة لهذه البوابة المنطقية.

$$F = \overline{A \cdot B}$$

(2-4)

الدخل		خرج	
A	B	AND	NAND
0	0	0	1
0	1	0	1
1	0	0	1
1	1	1	0

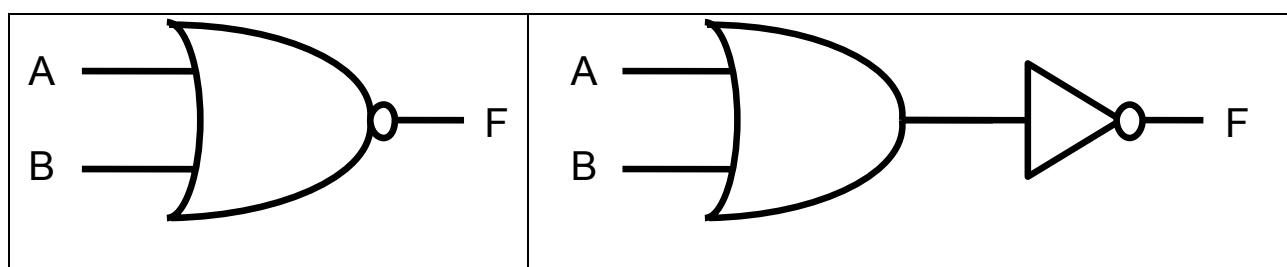
الجدول (2-7)

الجدول الحقيقة لبوابة NAND

من جدول الحقيقة يستنتج أن خرج البوابة المنطقية "نفي و" يكون "0" فقط إذا كانت جميع المدخلات "1" ويكون خرجها "1" إذا كان أي مدخل من مداخل البوابة المنطقية "0" لذلك سميت "نفي و".

- ٢ - ٢ البوابة المنطقية (نفي أو) :

تقوم هذه البوابة بـنفي خرج البوابة OR بمعنى أنه يمكن اعتبارها بوابة OR موصى خرجها بمدخل لبوابة NOT كما هو مبين في الشكل (2-11)، ويرمز لها بالرمز المبين في الشكل (2-12)، ويتم التعبير عن هذه البوابة المنطقية بالمعادلة (2-5). ويمثل الجدول (2-8) جدول الحقيقة لهذه البوابة المنطقية.



الشكل (2-12)

رمز لبوابة NOR

الشكل (2-11)

دائرة NOR مكونة من بوابة OR متصلة ببوابة NOT

$$F = \text{NOT}(A+B) = \overline{A + B}$$

(2-5)

الدخل	الخرج
-------	-------

B	A	OR	NOR
0	0	0	1
0	1	1	0
1	0	1	0
1	1	1	0

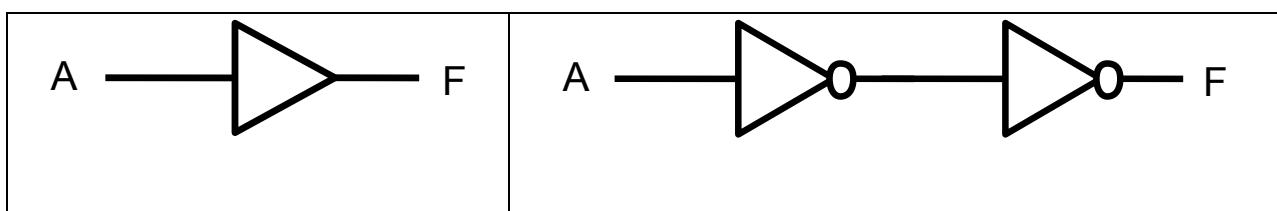
(2-8) الجدول

الجدول الحقيقة لبواية NOR

من جدول الحقيقة يستنتج أن خرج البوابة NOR يكون "1" فقط إذا كانت جميع المدخل "0" ويكون خرجها "0" إذا كان أي مدخل من مداخلها "1" لذلك سميت "نفي أو". والبواية المنطقية NOR يمكن أن يكون لها ثلاثة أو أربعة مدخل وخرج واحد

٣ - ٢ بواية نفي النفي (الإثبات):

هذه البوابة عبارة عن بوابتين نفي NOT متتاليتين كما في الشكل (2-13) حيث تقوم البوابة الأولى بـنفي الدخل بينما تقوم البوابة الثانية بـنفي ما سبق نفيه وبالتالي إعادةه إلى أصله (نفي النفي إثبات) ويتم اختصار الشكل (2-13) إلى رمز لها كما هو مبين في شكل (2-14) ويتم التعبير عن تلك البوابة جبرياً بالمعادلة (2-6)، كما يمكن التعبير عن منطق التشغيل لتلك البوابة بجدول الحقيقة المبين في الجدول .(2-9)



الشكل (2-14)

رمز لبواية BUFFER

الشكل (2-13)

الدائرة BUFFER مكونة من بوابتي NOT

$$F = \text{NOT}(\text{NOT}(A)) = \overline{\overline{A}}$$

(2-6)

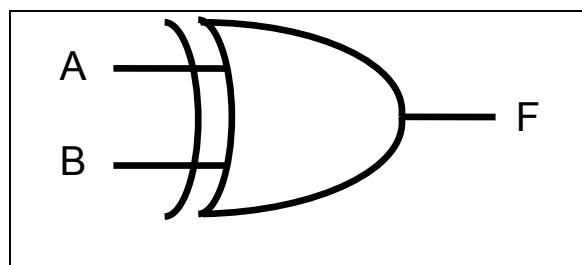
الدخل	الخرج	
A	NOT	BUFFER
0	1	0
1	0	1
0	1	0
1	0	1

الجدول (2-9)

جدول الحقيقة لبوابة NOT NOT(BUFFER)

٤ - ٣ - ٤ بوابة عدم التطابق (XOR)

يرمز لهذه البوابة المنطقية بالشكل (2-15) ويتم التعبير عن هذه البوابة جبرياً بالمعادلة (2-7) والجدول الحقيقة لهذه البوابة كما هو مبين في الجدول (2-10).



الشكل (2-15)

رمز لبوابة XOR

$$F = \overline{A}B + A\overline{B}$$

(2-7)

الدخل		الخرج
A	B	F
0	0	0
0	1	1
1	0	1
1	1	0

(2-10) الجدول

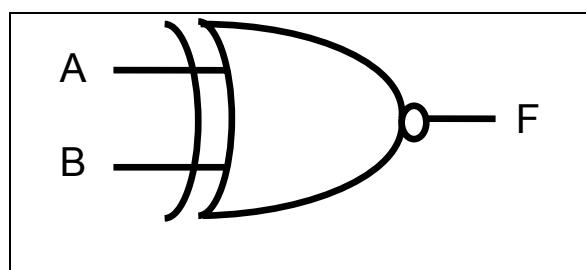
جدول الحقيقة لبوابة XOR

يتضح من جدول الحقيقة أن خرج بوابة عدم التطابق يساوي "1" إذا كان عدد المدخل التي تساوي "1" عدداً فردياً في حين يكون خرجها يساوي "0" إذا كان عدد المدخل التي تساوي "1" عدداً زوجياً أي أن خرج البوابة يكون "1" في حالة عدم تطابق A و B ويمكن أن تستخدم بوابة عدم التطابق لعدد مدخل أكبر من اثنين.

٤ - ٢ - ٥ بوابة التطابق (X NOR)

يرمز لهذه البوابة المنطقية بالشكل (2-16) ويعبّر عن هذه البوابة جبرياً بالمعادلة (2-8) وجدول الحقيقة لهذه البوابة كما هو مبين في الجدول (2-10).

في هذه البوابة يمكن تحقيق خرج حقيقي "1" عندما تكون إشارتي الدخل متطابقتين سواء أكانت إشارات الدخل "1" أو "0" ويمكن استخدام بوابة التطابق لمدخل أكثر مقدارها من اثنين.



(2-15) الشكل

رمز لبوابة XNOR

$$F = AB + \overline{A}\overline{B}$$

(2-8)

الدخل		الخرج
A	B	F
0	0	1
0	1	0
1	0	0
1	1	1

الجدول (2-11)

جدول الحقيقة لبوابة XNOR

٤-٣ تجميع البوابات المنطقية :

معظم العمليات المنطقية لا يمكن تنفيذها ببوابة واحدة وإنما بمجموعة من البوابات التي يتم توصيلها على التوالي أو التوازي للحصول على الخرج المنطقي المطلوب ويمكن توضيح ذلك ببعض الأمثلة التالية :

مثال (2-1)

حقق التعبير المنطقي التالي باستخدام البوابات المنطقية؟

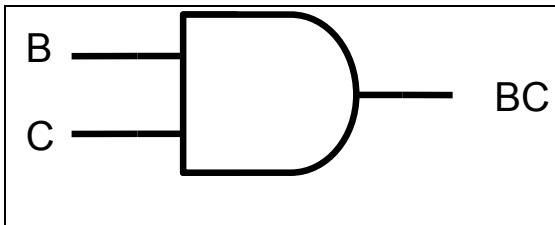
$$F = AC + BC$$

الحل

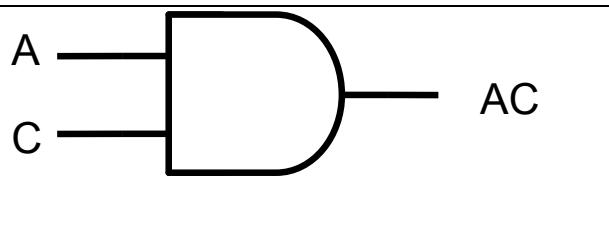
المعادلة السابقة مكونه من جزأين:

الجزء الأول مكون من متغيرين مضروبين في بعضهما البعض ويمكن تحقيق ذلك باستخدام بوابة " و " A AND C مدخلاتها A و خرجها C كما هو مبين في الشكل (2-17) .

الجزء الثاني أيضاً مكون من جزئين مضروبين في بعضهما البعض ويمكن تحقيق ذلك باستخدام بوابة " و " B AND C مدخلاتها B و خرجها C كما هو مبين في الشكل (2-18) .



الشكل (2-18)



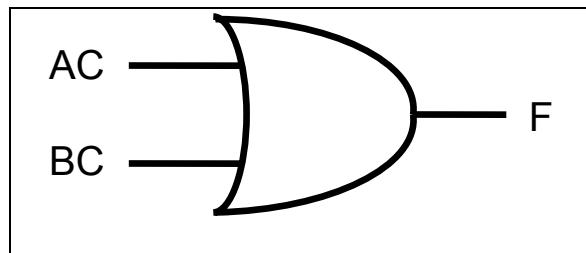
الشكل (2-17)

الجزء الثاني مثال (2-1)

الجزء الأول مثال (2-1)

بالنظر للجزأين الأول والثاني نجد أنهما مجموعتين مع بعضهما البعض ويمكن تحقيق ذلك باستخدام

بواية "أو" OR دخلها $B \cup C$ ، $A \cup C$ كما هو مبين في الشكل (2-19).

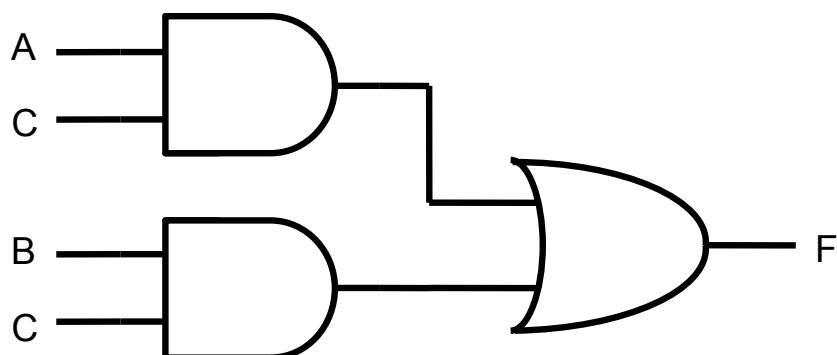


الشكل (2-19)

الدائرة OR مثال (2-1)

بتجميع البوابات السابقة في دائرة واحدة كما في الشكل (2-20) تحصل على الدائرة المنطقية التي تحقق

المعادلة المعطاة ، ويكون جدول الحقيقة الم عبر عن منطق التشغيل كما في الجدول (2-12).



الشكل (2-20)

الدائرة المنطقية المطلوبة مثال (2-1)

A	B	C	AC	BC	F

0	0	0	0	0	0
0	0	1	0	0	0
0	1	0	0	0	0
0	1	1	0	1	1
1	0	0	0	0	0
1	0	1	1	0	1
1	1	0	0	0	0
1	1	1	1	1	1

(2-1) جدول الحقيقة مثال (2-1)

مثال (2-2)

ارسم الدائرة المنطقية وجدول الحقيقة للمعادلة الآتية:

$$F = A\bar{B} + \bar{A}B$$

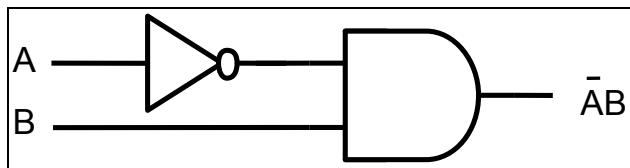
الحل

المعادلة السابقة مكونة من جزأين:

الجزء الأول مكون من متغيرين (A و معموس B) مضروبين في بعضهما البعض ويمكن تحقيق ذلك

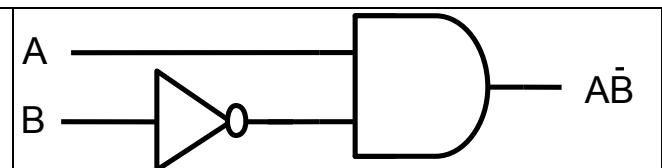
باستخدام بوابة " و " AND مدخلاتها A و معموس B كما هو مبين في الشكل (2-21)

الجزء الثاني بالمثل يمكن الحصول عليه من المعادلة كما هو مبين في الشكل (2-22)



الشكل (2-22)

الجزء الثاني مثال (2-2)

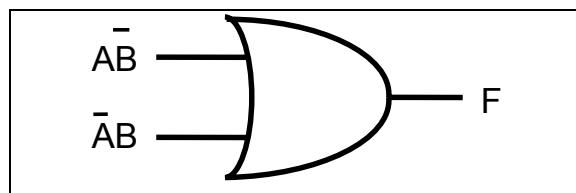


الشكل (2-21)

الجزء الأول مثال (2-2)

يمكن جمع الجزأين الأول والثاني باستخدام بوابة " او " OR وخرجها F كما هو مبين في

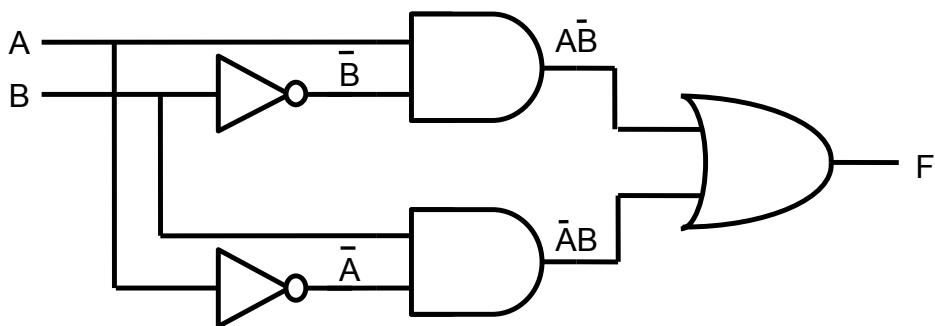
الشكل (2-23)



(2-23) الشكل

(2-2) الدائرة OR مثال

بتجميع البوابات السابقة في دائرة واحدة كما في الشكل (2-24) تحصل على الدائرة المنطقية التي تحقق المعادلة المعطاة ، ويكون جدول الحقيقة المعبر عن منطق التشغيل كما في الجدول (2-13).



(2-24) الشكل

(2-2) الدائرة المنطقية المطلوبة مثال

A	B	\bar{A}	\bar{B}	AB	\bar{AB}	F
0	0	1	1	0	0	0
0	1	1	0	0	1	1
1	0	0	1	1	0	1
1	1	0	0	0	0	0

(2-12) الجدول

(2-2) جدول الحقيقة مثال

مثال (2-3) ارسم الدائرة المنطقية وجدول الحقيقة للتعبير المنطقي :

$$F = \overline{ABC} + \overline{BC} + AC$$

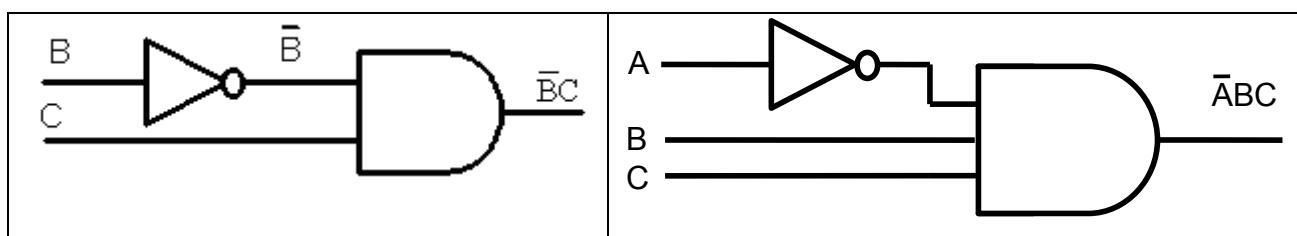
الحل:

المعادلة السابقة مكونه من ثلاثة أجزاء :

الجزء الأول يمكن تفدينه بالدائرة المبينة في شكل (2-25)

الجزء الثاني يمكن تفدينه بالدائرة المبينة في شكل (2-26)

الجزء الثالث يمكن تفدينه بالدائرة المبينة في شكل (2-27)

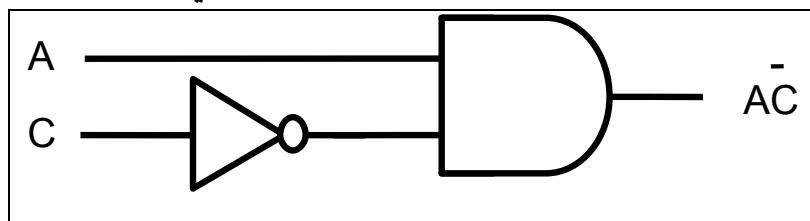


الشكل (2-26)

الشكل (2-25)

الجزء الثاني مثال (2-3)

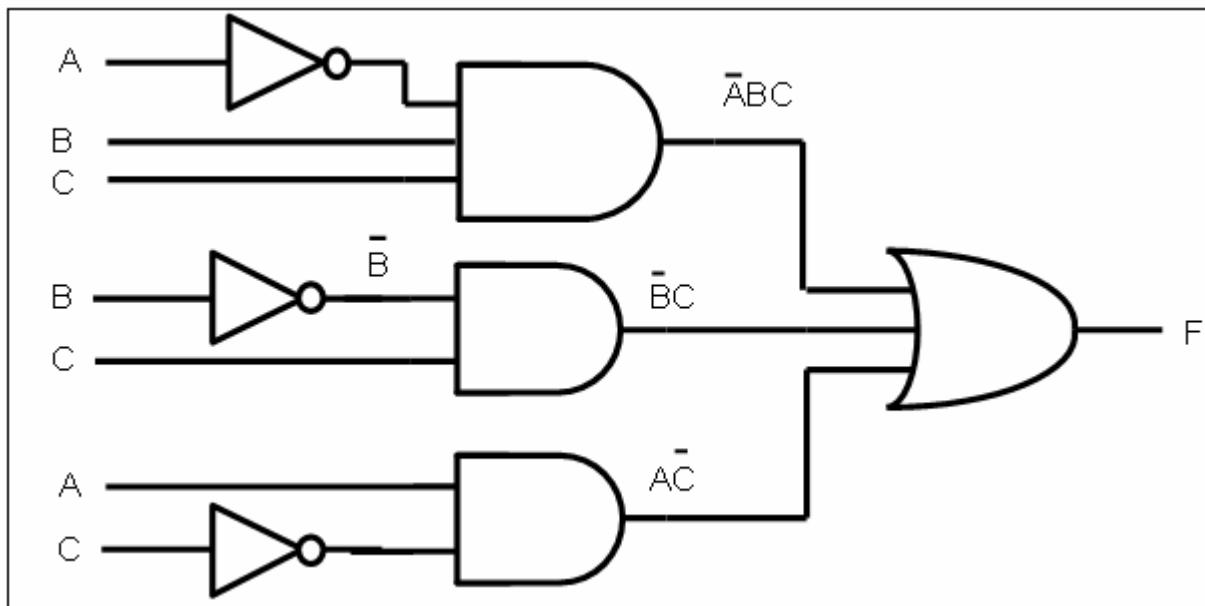
الجزء الأول مثال (2-3)



الشكل (2-27)

الجزء الثالث مثال (2-3)

بتجميع البوابات السابقة في دائرة واحدة كما في الشكل (2-28) تحصل على الدائرة المنطقية التي تتحقق المعادلة المعطاة ، ويكون جدول الحقيقة الم عبر عن منطق التشغيل كما في الجدول (2-14).



(2-28) الشكل

الم دائرة المنطقية المطلوبة مثال (2-3)

A	B	C	F
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

(2-14) الجدول

جدول الحقيقة مثال (2-3)

أسئلة وتمارين

السؤال الأول:

ارسم الدائرة المنطقية وجدول الحقيقة لـ كل من المعادلات الآتية:

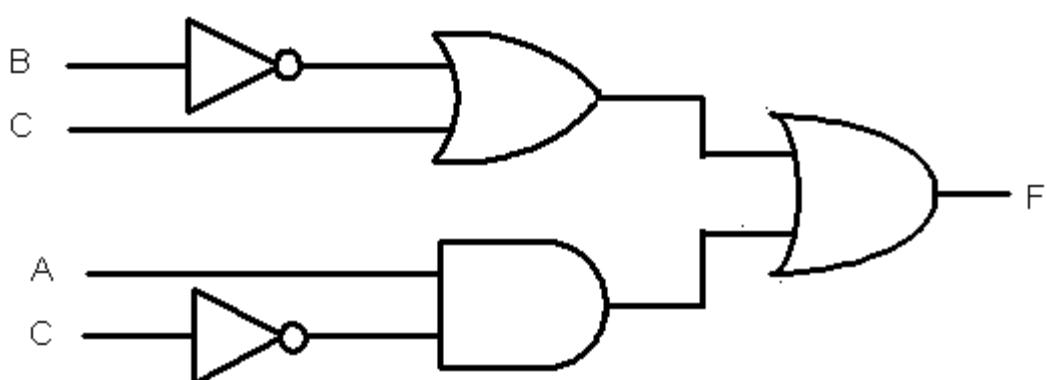
- i) $F = (A + \bar{B})(B + \bar{C})$
- ii) $F = AB + BC$
- iii) $F = \bar{B}C + A\bar{C}$

السؤال الثاني:

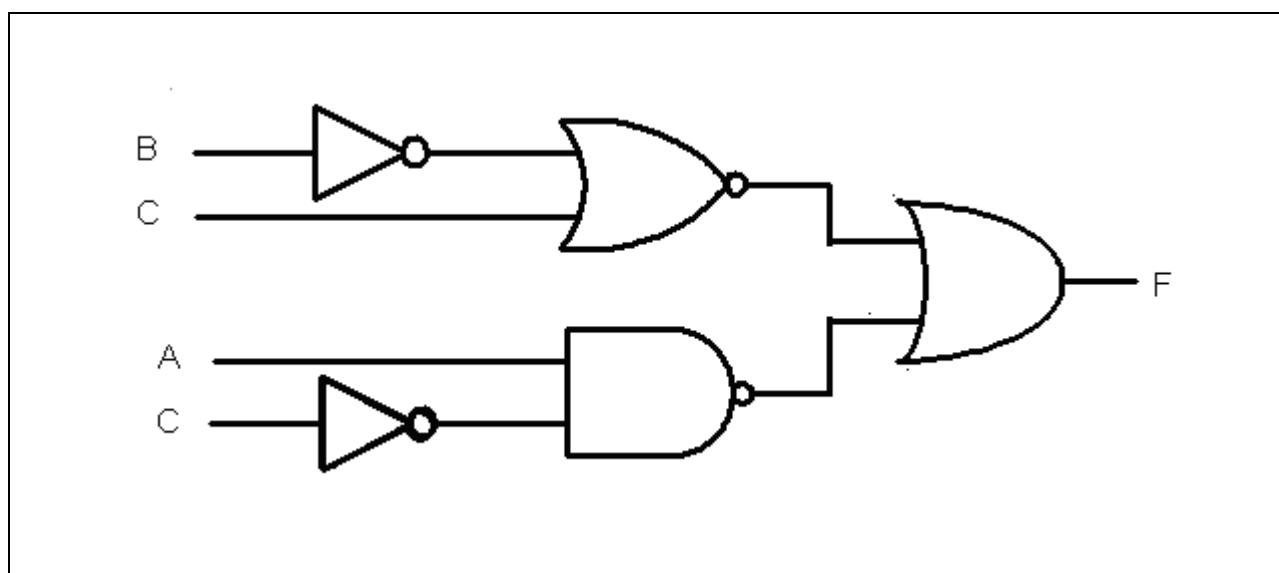
- أ. ارسم شكل موجة الدخول والخرج لدائرة NAND ذات مدخلين إذا كان المدخل الأول عبارة عن نبضة موجبة تبدأ عند زمن يساوي 0.1 ms وتنتهي عند زمن 1.6 ms وكان المدخل الثاني عبارة عن نبضة موجبة تبدأ عند زمن 0.3 ms وتنتهي عند زمن 1.2 ms
- ب. كرر السؤال السابق إذا تم استبدال البوابة المستخدمة ببوابة XOR.

السؤال الثالث:

- أ. استرج التعبير الرياضي وجدول الحقيقة للدائرة المبينة في الشكل (2-29)
- ب. استرج التعبير الرياضي وجدول الحقيقة للدائرة المبينة في الشكل (2-30)



الشكل (2-29)



(2-30) الشكل